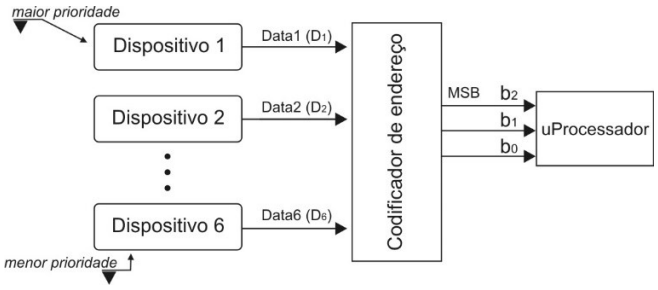
Universidade Federal de Uberlândia

– Prática 3 –

Prof. Alan Petrônio Pinheiro
Faculdade de Engenharia Elétrica
Versão 1.0

O codificador de endereço é um dispositivo amplamente utilizado em circuitos digitais, principalmente naqueles microcontrolados e microprocessados. Basicamente, este dispositivo recebe um sinal nível alto de um ou mais dos 6 dispositivos conectados e ele e de acordo com a prioridade pré-estabelecida, envia ao microprocessador o endereço daquele dispositivo que fez a requisição e que possui a maior prioridade. De posse deste endereço, o processador inicia a comunicação com este dispositivo enquanto que os demais aguardam. A figura na sequência ilustra a aplicação de um codificador de endereço com 6 dispositivos de entrada e 3 bits de endereçamento de saída. A tabela ilustra o endereço atribuído a cada um dos dispositivos.

Entrada D_x	$b_2b_1b_0$
Dispositivo1	001
Dispositivo2	010
Dispositivo3	011
Dispositivo4	100
Dispositivo5	101
Dispositivo6	110



ENTRADAS						SAIDAS		
D1	D2	D3	D4	D5	D6	B2	B1	B0